

הצעה לפרויקט גמר תעשייתי לסטודנטים של הנדסת אלקטרוניקה ותוכנה

לראשונה בישראל, נמצאה הדרך לפתרון הבעיה המוכרת של חוסר הניסיון המבוקש על מנת להתקבל לעבודה במקצועות כמו תכנון שבבים, תכנון מעגלים מודפסים ותכנון מערכות משובצות זמן אמת. הפתרון מתחיל כבר מהשלב של פרויקט הגמר של התואר. צ'יפ דזיין קולג' מציע לסטודנטים של הנדסת אלקטרוניקה ותוכנה אפשרות לבצע פרויקט גמר תעשייתי בליווי מנהלי פרויקטים בכירים מחברות הייטק מובילות ולהגדיל משמעותית את הסיכוי למצוא עבודה עם סיום הלימודים.

צ'יפ דזיין קולג' מציע פרויקטים בתחומים הבאים:
פיתוח ואימות שבבים מודרניים לאפליקציות שונות מסוג
ASIC/FPGA

פיתוח מעגל מודפס לאפליקציה של תקשורת עם מעבד, זיכרונות וממשקי תקשורת שונים

פיתוח מערכת משובצת זמן אמת, כתיבת דרייברים ושימוש בערכת פיתוח מודרנית עם מסך מגע.

למידע נוסף נא להירשם ולכתוב נושא של הפניה:
<http://www.chipdesigncollege.com/?Ln=0&Menuitem=7&SecMenuitem=0&ContactType=1&SecOn=1>

אל תחכה, תתמחה!
צוות של צ'יפ דזיין קולג'
הצלחה שלך בהייטק
03-5750150

להתרשמות מההצלחות שלנו נא להיכנס לכתובתנו:
<http://www.chipdesigncollege.com/?Ln=0&Menuitem=1&SecOn=1>
לתמונות של מסיבות סיום, משרדים חדשים וכו' נא להיכנס לכתובת ולהירשם לקבוצה ב FACEBOOK
<http://www.facebook.com/group.php?v=wall&qid=157112287985>
לסרטונים על התקדמות בקריירה בהייטק נא להיכנס ל- YOUTUBE:
<http://www.youtube.com/user/chipdesigncollege>
בכדי להישאר מעודכן לגבי מבצעים ופתיחת קורסים שונים נא להירשם ב- TWITTER:
https://twitter.com/ChipDes_College